

PIC16F87X

図 2-3: PIC16F877/876 レジスタファイル配置図

Indirect addr. (*)		Indirect addr. (*)		Indirect addr. (*)		Indirect addr. (*)		File Address
TMR0	00h	OPTION_REG	80h	TMR0	100h	OPTION_REG	180h	
PCL	01h	PCL	81h	PCL	101h	PCL	181h	
STATUS	02h	STATUS	82h	STATUS	102h	STATUS	182h	
FSR	03h	FSR	83h	FSR	103h	FSR	183h	
PORTA	04h	TRISA	84h		104h		184h	
PORTB	05h	TRISA	85h		105h		185h	
PORTC	06h	TRISB	86h	PORTB	106h	TRISB	186h	
PORTD (1)	07h	TRISC	87h		107h		187h	
PORTE (1)	08h	TRISD (1)	88h		108h		188h	
PCLATH	09h	TRISE (1)	89h		109h		189h	
INTCON	0Ah	PCLATH	8Ah	PCLATH	10Ah	PCLATH	18Ah	
PIR1	0Bh	INTCON	8Bh	INTCON	10Bh	INTCON	18Bh	
PIR2	0Ch	PIE1	8Ch	EEDATA	10Ch	EECON1	18Ch	
TMR1L	0Dh	PIE2	8Dh	EEADR	10Dh	EECON2	18Dh	
TMR1H	0Eh	PCON	8Eh	EEDATH	10Eh	Reserved(2)	18Eh	
T1CON	0Fh		8Fh	EEADRH	10Fh	Reserved(2)	18Fh	
TMR2	10h		90h		110h		190h	
T2CON	11h	SSPCON2	91h		111h		191h	
SSPBUF	12h	PR2	92h		112h		192h	
SSPCON	13h	SSPADD	93h		113h		193h	
CCPR1L	14h	SSPSTAT	94h		114h		194h	
CCPR1H	15h		95h		115h		195h	
CCP1CON	16h		96h		116h		196h	
RCSTA	17h		97h	汎用レジスタ	117h	汎用レジスタ	197h	
TXREG	18h	TXSTA	98h		118h		198h	
RCREG	19h	SPBRG	99h	16 バイト	119h	16 バイト	199h	
CCPR2L	1Ah		9Ah		11Ah		19Ah	
CCPR2H	1Bh		9Bh		11Bh		19Bh	
CCP2CON	1Ch		9Ch		11Ch		19Ch	
ADRESH	1Dh		9Dh		11Dh		19Dh	
ADCON0	1Eh	ADRESL	9Eh		11Eh		19Eh	
	1Fh	ADCON1	9Fh		11Fh		19Fh	
	20h		A0h		120h		1A0h	
汎用レジスタ		汎用レジスタ		汎用レジスタ		汎用レジスタ		
96 バイト		80 バイト		80 バイト		80 バイト		
	7Fh	アクセス 70h-7Fh	EFh F0h FFh	アクセス 70h-7Fh	16Fh 170h 17Fh	アクセス 70h - 7Fh	1EFh 1F0h 1FFh	
Bank 0		Bank 1		Bank 2		Bank 3		

■ データメモリなし。0とリードされます。
 * 物理的に存在しません。
 注意 1: このレジスタは 28 ピンデバイスにはありません。
 2: このレジスタは将来使用する場合があります。0 にしておいてください。